

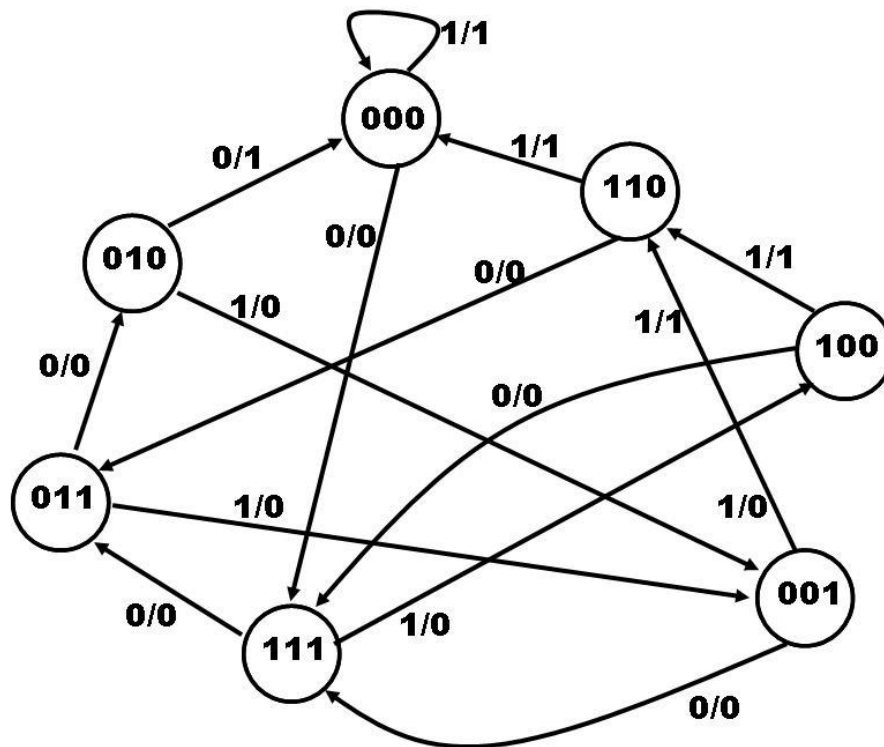
ΠΑΝΕΠΙΣΤΗΜΙΟ ΘΕΣΣΑΛΙΑΣ

ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ ΚΑΙ ΜΗΧΑΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ

ΨΗΦΙΑΚΗ ΣΧΕΔΙΑΣΗ

6η Σειρά Ασκήσεων

Να υλοποιήσετε το κύκλωμα που περιγράφεται από το παρακάτω διάγραμμα καταστάσεων με flip-flop τύπου D (10) και:



- με πύλες AND/OR/NOT (2)
- με έναν αποκωδικοποιητή 4-σε-16 και πύλες OR δύο εισόδων (3)
- με πολυπλέκτες 4-σε-1 (5)